

Progettista DSP per FPGA (DSP-FPGA)

Introduzione

La Società, attiva nell'ideazione, progettazione e produzione di prodotti e sistemi nel campo delle telecomunicazioni, operante nel settore ferroviario, automobilistico e dell'automazione industriale, ricerca un progettista di esperienza da inserire nel contesto del proprio team di sviluppo su piattaforme DSP e FPGA per la realizzazione di piattaforme di radio telecomunicazione, schede core multiprocessore, sottosistemi di processing real time dei segnali, audio e video.

Progettista Digital Signal Processing (DSP-FPGA)

Le attività di progettazione spaziano dalla creazione del firmware su piattaforme con core DSP alla realizzazione del codice HDL su FPGA, fino alla realizzazione di schematici di schede con relativo layout delle parti a più elevata complessità.

Competenze richieste

- Robusta conoscenza teorica e pratica nell'elaborazione dei segnali in particolar modo per quanto riguarda la realizzazione di algoritmi fixed-point;
- Ottima esperienza sia nella progettazione con piattaforme DSP (es. TMS320C64/TMS320C64+ o TMS320DM64x) sia nella progettazione di HDL su piattaforme FPGA (es. Spartan/Virtex o Stratix/Cyclone);
- Conoscenza approfondita dei linguaggi VHDL o Verilog, nella modellizzazione DSP, nella implementazione e ottimizzazione di algoritmi su architettura FPGA;
- E' indispensabile avere dimestichezza nell'uso degli strumenti di debug per FPGA.
- E' considerato titolo preferenziale un candidato con esperienza nella progettazione di schede complesse per il processing di segnale.

Background professionale e formativo

Il candidato ideale ha conseguito una brillante laurea in Ingegneria ed ha maturato un'esperienza di almeno 4/6 anni nel ruolo presso aziende, nazionali o internazionali, modernamente organizzate.

Ha una notevole flessibilità, associata all'ottima capacità di lavorare in team complessi formati da figure professionali diverse.

Sede di Lavoro

Padova